



夏季インターンシップ募集要項

ams ジャパン株式会社
東京デザインセンター

ams ジャパン株式会社 東京デザインセンターでは、アナログ集積回路を学ぶ学生さんを対象に、夏のインターンシッププログラムを実施致します。半導体設計・製造を専門とする企業の職場において、アナログ集積回路設計の仕事を1ヶ月に渡り体験する事ができます。

対象： アナログ集積回路系の研究室に所属する大学院修士または博士課程の学生

期間： 2015年7月上旬から9月下旬のうち1ヶ月間（M2学生の場合例外あり）

場所： ams ジャパン 東京デザインセンター（品川駅港南口）

仕事： アナログ集積回路設計

❖ インターンシップでの成績優秀者には、別途オーストリア本社での2ヶ月以上に渡るインターンシップのオファーを差上げる場合があります。

〈応募に必要なもの〉

- (1) 履歴書
- (2) インターンシップを希望される動機
- (3) ご自身の強みに関する小論文

上記3つをまとめて6月22日(月)までに下記メールアドレスまでお送り下さい。応募多数の場合は直接あるいは電話にて選抜のための面接を実施致します。予めご了承下さい。

連絡先： hiroto.shinozaki@ams.com

〈期間中の日当・宿泊〉

- ❖ インターンシップ期間中は、ams ジャパンより日当が支給されます。
- ❖ 地方から参加される学生さんには宿泊施設を別途用意致します。